

УНИВЕРЗИТЕТ У НИШУ
ЕЛЕКТРОНСКИ ФАКУЛТЕТ

Александра Медведева 4 · Поштански фах 73
18000 Ниш · Србија
Телефон 018 529 105 · Телефакс 018 588 399
E-mail: efinfo@elfak.ni.ac.rs; <http://www.elfak.ni.ac.rs>
Текући рачун: 840-0000032819845-55; ПИБ: 100232259



UNIVERSITY OF NIŠ
FACULTY OF ELECTRONIC ENGINEERING

Aleksandra Medvedeva 4 · P.O. Box 73
18000 Niš - Serbia
Phone +381 18 529 105 · Fax +381 18 588 399
E-mail: efinfo@elfak.ni.ac.rs
<http://www.elfak.ni.ac.rs>

ДЕКАН

16. 9. 2026. године

ОБАВЕШТЕЊЕ

У складу са чланом 75. став 7. Закона о високом образовању („Сл. гласник РС“, бр. 88/17, 27/18 - др. закон, 73/18, 67/19 и 6/20-др. закони, 11/21-аутентично тумачење, 67/21, 67/21 др. закон, 76/23 и 19/25), чланом 167. Статута Универзитета у Нишу („Гласник Универзитета у Нишу“ бр. 1/24, 4/24, 5/24, 1/25, 2/25 и 6/25) и члановима 19. став 1. и 56. Правилника о поступку стицања звања и заснивања радног односа наставника Универзитета у Нишу („Гласник Универзитета у Нишу“ бр. 5/22, 2/24 и 3/24), Извештај Комисије за писање извештаја о пријављеним учесницима конкурса, који је објављен дана 10. 7. 2026. године у листу „Народне новине“, за *избор једног наставника у звање ванредни или редовни професор за ужу научну област Електроника (кандидаткиња др Сандра Ђошић)* ставља се на увид јавности до **16. 10. 2026. године.**

Извештај се може погледати на сајту Факултета (Информације/Обавештења/Избори у звања 2026) и Универзитета и у Библиотеци Факултета.

Примедбе на наведени Извештај достављају се декану Факултета у напред наведеном року.

ЕЛЕКТРОНСКИ ФАКУЛТЕТ У НИШУ

Декан

Проф. др Владимир Тирић



ИЗБОРНОМ ВЕЋУ ЕЛЕКТРОНСКОГ ФАКУЛТЕТА У НИШУ

Предмет: Извештај комисије о пријављеним кандидатима на конкурс за избор једног наставника у звање ванредни професор или редовни професор за ужу научну област Електроника.

На предлог Изборног већа Електронског факултета у Нишу, Научно-стручно веће за техничко-технолошке науке Универзитета у Нишу, на седници одржаној 08.09.2026. године донело је одлуку бр. 820-01-7/26-10 којом је именована Комисија за писање извештаја о пријављеним кандидатима по конкурс за избор једног наставника у звање ванредни или редовни професор за ужу научну област Електроника (у даљем тексту: Комисија) у следећем саставу:

1. Др Горан Љ. Ђорђевић, редовни професор, Универзитет у Нишу, Електронски факултет у Нишу (ужа научна област: Електроника), председник комисије
2. Др Татјана Николић, редовни професор, Универзитет у Нишу, Електронски факултет у Нишу (ужа научна област: Електроника), члан
3. Др Миона Андрејевић Стошовић, редовни професор, Универзитет у Нишу, Електронски факултет у Нишу (ужа научна област: Електроника), члан
4. Др Горан Станчић, редовни професор, Универзитет у Нишу, Електронски факултет у Нишу (ужа научна област: Електроника), члан,
5. Др Иван Мезен, редовни професор, Универзитет у Новом Саду, Факултет техничких наука у Новом Саду (ужа научна област Електроника), члан

Након детаљног увида у конкурсни материјал, Комисија подноси следећи

ИЗВЕШТАЈ

На конкурс који је објављен у дневном листу „Народне новине“ дана 10. јула 2026. године за избор једног наставника у звање ванредни или редовни професор за ужу научну област Електроника на Електронском факултету у Нишу (тачка 1 конкурса), пријавио се 1 (један) кандидат, др Сандра Ђошић, ванредни професор Електронског факултета у Нишу. Др Сандра Ђошић је уз пријаву приложила: попуњен и потписан образац о испуњености услова за избор у звање наставника, оверену фотокопију дипломе о стеченом научном степену доктора техничких наука, радну биографију, списак објављених научних радова и копије објављених радова у периоду од њеног избора у звање ванредни професор.

1. ОСНОВНИ БИОГРАФСКИ ПОДАЦИ

1.1. Лични подаци

Кандидат др Сандра Ђошић је рођена 13.05.1974. године у Београду.

1.2. Подаци о досадашњем образовању

Кандидат др Сандра Ђошић је основну и средњу школу завршила у Нишу као носилац дипломе "Вук Караџић". Електронски факултет у Нишу, смер Електроника и телекомуникације, уписала је школске 1993/1994. године. Дипломирала је 01.09.2000. године са оценом 10 и просечном оценом на редовним студијама 8,37 (осам и 37/100).

Школске 2000/2001. уписала је магистарске студије на Електронском факултету у Нишу, смер Електроника и завршила их са просечном оценом 10.00. Магистарску тезу под називом "Пројектовање система за рад у реалном времену са *on-line* надзором процеса и редундансом у времену" одбранила је 10.02.2006.

Школске 2006/2007. уписала је докторске студије на Електронском факултету у Нишу, студијска област Електроника. Докторску дисертацију под насловом "Толерисање грешака и енергетска ефикасност код система за рад у реалном времену са временском редундансом" одбранила је 26.06.2015. године и тиме испунила услов за стицање академског назива доктор наука – електротехника и рачунарство.

1.3. Професионална каријера

По дипломирању 2000. године укључена је у научно-истраживачки рад на Електронском факултету у Нишу, а од 2001. до 2002. године радила је као истраживач-приправник при Катедри за електронику. Од 2002. до 2010. године радила је као асистент-приправник, а од 2010. до 2015. радила је као асистент за ужу научну област Електроника. Као асистент-приправник и асистент била је ангажована у реализацији рачунских и лабораторијских вежби из предмета: Дигитална електроника, Системи за управљање и надзор у индустрији, Пројектовање електронских система, Објектно орјентисане технике пројектовања система, Дигитални процесни системи, Процесни микрорачунарска система, Електроника 2, Дигитална интегрисана кола.

У звање доцент изабрана је 05.07.2017. године, и од тада је била ангажована као наставник из предмета: Дигитална електроника (ОАС), Системи за управљање и надзор у индустрији (ОАС), Објектно орјентисане технике пројектовања система (ОАС), Микропроцесорска техника (ОАС), Електронска кола и ембедед системи (ОАС), Бежичне мреже и уређаји (ОАС), Пројектовање ембедед система (МАС), Дистрибуирани ембедед системи (МАС), Дигитални системи (ДАС). У звање ванредни професор изабрана је 06.04.2022. године.

У научно-истраживачком раду била је ангажована на седам домаћих пројеката, а као руководилац на једном пројекту Министарства за науку и технолошког развоја Републике Србије.

2. ПРЕГЛЕД ДОСАДАШЊЕГ НАУЧНОГ И СТРУЧНОГ РАДА КАНДИДАТА

2.1. Научни радови и публикациије

Укупан број публикованих научних радова са рецензијама: **56**

Број научних радова у међународним часописима са *SCI* листе (M21-M23): **9**

Број научних радова са међународних скупова штампаних у целини (M33): **25**

Број научних радова у часописима националног значаја (M51-M52): **8**

Број научних радова са националних скупова штампаних у целини (M63): **14**

Број техничких решења (M83-M85): **2**

Укупан број цитата публикованих научних радова (без аутоцитата): **168**

Од избора у звање ванредни професор, кандидат др Сандра Ђошић објавила је 12 научних радова у часописима и на конференцијама у земљи и иностранству. Објавила је 2 рада у часописима са импакт фактором M22 на којима је првопотписани аутор (б1, б2). На међународним скуповима (M33) саопштила је 8 радова (ђ1 – ђ8), док је у часописима националног значаја (M52) саопштила 2 рада (д1, д2), од којих је на једном раду првопотписани аутор (д1). Кандидат је коаутор основног уџбеника, “Дигитална електроника“.

Према подацима *Scopus* базе радова, радови кандидата су цитирани 168 пута, без аутоцитата, *h-index* = 5. Према *Google Scholar* бази наведени радови су цитирани 280 пута, *h-index* = 7.

2.2. Списак објављених радова

а) M21 Рад у врхунском међународном часопису

пре избора у звање ванредни професор

а1) **Sandra Djosic**, Igor Stojanovic, Milica Jovanovic, Tatjana Nikolic, Goran Lj. Djordjevic, Fingerprinting-assisted UWB-based localization technique for complex indoor environments, *Expert Systems with Applications*, vol. 167, no. 114188, April 2021, ISSN: 0957-4174, <https://doi.org/10.1016/j.eswa.2020.114188>

б) M22 Рад у истакнутом међународном часопису

након избора у звање ванредни професор

б1) **Sandra Djosic**, Milica Jovanovic, Goran Lj. Djordjevic, FPGA-based pipelined kNN accelerator with early termination optimization, *Integration*, vol. 105, Article: 102515, 2025, ISSN: 0167-9260, <https://doi.org/10.1016/j.vlsi.2025.102515>

б2) **Sandra Djosic**, Milica Jovanovic, Goran Lj. Djordjevic, Optimized k-Nearest neighbors search implementation on resource-constrained FPGA platforms, *Microprocessors and Microsystems*, Volume 109, September 2024, Article: 105089, ISSN 0141-9331, <https://doi.org/10.1016/j.micpro.2024.105089>

пре избора у звање ванредни професор

63) **Sandra Djosic**, Milun Jevtic, Dynamic Voltage and Frequency Scaling Algorithm for Fault-Tolerant Real-Time Systems, *Microelectronics Reliability*, Elsevier, vol. 53, no. 7, pp. 1036-1042, 2013, ISSN: 0026-2714, <https://doi.org/10.1016/j.microrel.2013.03.012>

64) Milica D. Jovanovic, Igor Z. Stojanovic, **Sandra M. Djosic**, Goran Lj. Djordjevic, Intra-Cluster Tone-Based Contention Resolution Mechanism for Wireless Sensor Networks, *Computers and Electrical Engineering*, Elsevier, vol. 56, pp. 485-497, 2016, ISSN: 0045-7906, <https://doi.org/10.1016/j.compeleceng.2016.10.008>

65) Igor Stojanovic, Milica Jovanovic, **Sandra Djosic**, Goran Lj. Djordjevic, Optimal port allocation scheme for deflection-routed networks-on-chip, *The Journal of Supercomputing*, vol. 77, issue 12, pp. 14161-14179, 2021, ISSN: 1573-0484, <https://doi.org/10.1007/s11227-021-03850-0>

66) **Sandra Djosic**, Igor Stojanovic, Milica Jovanovic, Goran Lj. Djordjevic, Multi-algorithm UWB-based localization method for mixed LOS/NLOS environments, *Computer Communications*, vol. 181, pp. 365-373, January 2022, ISSN: 0140-3664, <https://doi.org/10.1016/j.comcom.2021.10.031>

в) M23 Рад у међународном часопису

пре избора у звање ванредни професор

v1) Milica Jovanovic, Igor Stojanovic, **Sandra Djosic**, Goran Lj. Djordjevic, Tone-Based Contention Resolution for Multi-hop Wireless Sensor Networks, *Wireless Personal Communications*, An International Journal, Springer US, vol. 111, pp. 1151-1170, 2019, ISSN: 1572-834X, <https://doi.org/10.1007/s11277-019-06906-w>

v2) Nikolic Tatjana, **Djosic Sandra**, Nikolic Goran, Djordjevic Goran, Token ring arbitration scheme for on-chip CDMA bus architectures, *Microelectronics Journal*, vol. 106, no. 104923, 2020 ISSN: 0026-2692, <https://doi.org/10.1016/j.mejo.2020.104923>

г) M51 Рад у водећем часопису националног значаја

пре избора у звање ванредни професор

r1) **Sandra Đošiћ**, Milun Jevtić, Analysis of transient fault tolerance in hard real-time systems with time redundancy, *Facta Universitatis, Series: Automatic control and robotics*, vol. 8, no 1, pp. 149-163, 2009, ISSN: 1820-6425, <http://casopisi.junis.ni.ac.rs/files/journals/2/olderissues/acar200901/acar2009-13.pdf>

r2) **Sandra Đošiћ**, Milica Jovanović, Igor Stojanović, Goran Lj. Đorđević, Dynamic voltage and frequency scaling in fault tolerant real-time systems, *Facta Universitatis, Series: Automatic control and robotics*, vol. 15, no 3, pp. 227-236, 2016, ISSN: 1820-6425, <https://doi.org/10.22190/FUACR1603227D>

r3) **Sandra M. Djosic**, Milica D. Jovanovic, Igor Z. Stojanovic, Goran Lj. Djordjevic, Experimental Evaluation of Machine Learning Algorithm for Fingerprinting Indoor Localization, *Facta Universitatis, Series: Automatic Control and Robotics*, vol. 20, no. 3, pp. 179-188, 2021. Print ISSN: 1820-6417, Online ISSN: 1820-6425, <https://doi.org/10.22190/FUACR211102014D>

д) M52 Рад у часопису националног значаја

након избора у звање ванредни професор

д1) **Sandra Đošiћ**, Milica Jovanović, Milijana Veljković, Goran Lj. Đorđević, UWB-based Geofencing: a One-class Classification Approach with Fingerrinting and Trilateration, Facta Universitatis, Series: Automatic Control and Robotics, vol. 24, no. 1, pp. 47-61, 2025. Print ISSN: 1820-6417, Online ISSN: 1820-6425, <https://doi.org/10.22190/FUACR250409004D>

д2) Milijana Veljković, **Sandra Đošiћ**, Milica Jovanović, Goran Lj. Đorđević, HLS Implementation of Optimizes kNN Algorithm on SOC FPGA, Facta Universitatis, Series: Automatic Control and Robotics, vol. 24, no. 2, pp. 111-128, 2025. Print ISSN: 1820-6417, Online ISSN: 1820-6425, <https://doi.org/10.22190/FUACR250807009V>

пре избора у звање ванредни професор

д3) Milun Jevtić, Marko Cvetković, **Sandra Brankov**, Task Execution in Real-Time Systems for Industrial Control and Monitoring, Electronics, Faculty of Electrical Engineering University of Banja Luka, vol. 6, no. 2, pp. 56-61, december 2002, ISSN: 1450-5843, http://els-journal.etf.unibl.org/journal/EL_2002_2_Complete.pdf

д4) **Sandra Đošiћ**, Milun Jevtić, One Realization of Switched Ethernet Fault Tolerant Communication, Facta Universitatis, Series: Automatic control and robotics, vol. 10, no 1, pp. 115-123, 2011, ISSN: 1820-6425, <http://facta.junis.ni.ac.rs/acar/acar201101/acar2011-11.pdf>

д5) Milica Jovanović, Igor Stojanović, **Sandra Đošiћ**, Goran Đorđević, Reliable Detection of Signal Tones in Presence of Collisions, Facta Universitatis, Series: Automatic Control and Robotics, vol. 17, no. 3, pp. 177-190, 2018. ISSN: 1820-6425, <https://doi.org/10.22190/FUACR1803177J>

ђ) M33 - Рад саопштен на скупу међународног значаја штампан у целини

након избора у звање ванредни професор

ђ1) Milica D. Jovanovic, **Sandra M. Djosic**, UWB-Based Localization for Complex LOS/NLOS Indoor Environments: Solutions, Realization and Real-Life Testing, 2025 60th International Scientific Conference on Information, Communication and Energy Systems and Technologies (ICEST) Ohrid, North Macedonia, 2025, pp. 1-10, ISBN: 979-8-3315-2655-9, <https://doi.org/10.1109/ICEST66328.2025.11098205>

ђ2) Jelena Nedeljković, Goran Nikolić, Tatjana Nikolić, **Sandra Đošiћ**, Utilizing Logical Implications for Verifying Accuracy of Exponentiation Functions in Embedded Systems through XOR Operation, XVII International SAUM Conference on Systems, Automatic Control and Measurements, Niš, Serbia, November 14th-15th, 2024, ISBN 978-86-6125-282-2, <https://doi.org/10.46793/SAUM24.121N>

ђ3) Jelena N. Nedeljković, **Sandra M. Đošiћ**, Milica Jovanovic, Utilizing Implications in Error Detection: Methods Overview, 59th International Scientific Conference on Information, Communication and Energy Systems and Technologies, Sozopol, Bulgaria,

July 1 – 3, 2024, ISBN: 979-8-3503-8619-6,
<https://doi.org/10.1109/ICEST62335.2024.10639802>

h4) Milica Djordjevic, Milica Jovanovic, **Sandra Đošić**, VHDL realization of a hardware accelerator for k-NN classification, TELSIKS 2023: 16th International Conference on Advanced Technologies, Systems and Services in Telecommunications, Niš 2023, Serbia, <https://doi.org/10.1109/TELSIKS57806.2023.10316120>

h5) Milijana Veljkovic, **Sandra Djosic**, Milica Jovanovic, A Comparative Performance Evaluation of Machine Learning Algorithms for Fingerprint Based Localization, TELSIKS 2023: 16th International Conference on Advanced Technologies, Systems and Services in Telecommunications, Niš 2023, Serbia, ISBN (Online): 979-8-3503-4702-9 <https://doi.org/10.1109/TELSIKS57806.2023.10316043>

h6) Jelena N. Nedeljković, **Sandra M. Đošić**, Goran S. Nikolić, A Survey of Hardware Fault Tolerance Techniques, 58th International Scientific Conference on Information, Communication and Energy Systems and Technologies, Niš, Serbia, June 29 – July 01, 2023, ISBN: 9798350310740, <https://doi.org/10.1109/ICEST58410.2023.10187275>

h7) Milica D. Jovanovic, **Sandra M. Djosic**, Analysis of indoor localization techniques, 58th International Scientific Conference on Information, Communication and Energy Systems and Technologies, Niš, Serbia, June 29 – July 01, 2023, ISBN: 9798350310740, <https://doi.org/10.1109/ICEST58410.2023.10187323>

h8) M. Kostić, **S. Đošić**, M. Jovanović, I. Stojanović, Performance Analysis of Machine Learning Algorithms for Indoor Localization, *Proceedings of XVI International SAUM Conference, SAUM 2022*, Nis, Serbia, November 2022, pp. 111-114, ISBN 978-86-6125-258-7

пре избора у звање ванредни професор

h9) Milun Jevtić, Volker Zerbe, **Sandra Brankov**, Multilevel Validation of Online Monitor for Hard Real-Time Systems, *Proceedings of 24th International Conference MIEL 2004*, pp. 755-758, May, Niš, 2004, <https://doi.org/10.1109/ICMEL.2004.1314942>

h10) **Sandra Đošić**, Milun Jevtić, Switched Ethernet Fault Tolerant Communication, *Proceedings of International Scientific Conference UNITECH '09 Gabrovo*, vol. I, pp. I-322 – I-325, Bulgaria, 20-21 November, 2009, ISSN 1313-230X

h11) **Sandra Đošić**, Milun Jevtić, Analysis of Real-Time Systems Timing Constrains, *Proceedings of the 3rd Small Systems Simulation Symposium 2010*, pp. 56-60, Serbia, February, 2010, ISBN 987-86-6125-006-4

h12) **Sandra Đošić**, Milun Jevtić, Milunka Damnjanović, Real-time Ethernet communication with transient faults tolerance, X Triennial International SAUM Conference on Systems, Automatic Control and Measurements, Niš, Serbia, pp. 304-306, November 2010.

h13) **Sandra Đošić**, Milun Jevtić, Milunka Damnjanović, Analysis of possibilities to overcome the transient faults in real-time systems with time redundancy, XLVI International

scientific conference on information, communication and energy systems and technologies, Proceedings of Papers, vol. 2, pp. 417- 420, Serbia, Niš, June 29 - July 1, 2011, ISBN: 978-86-6125-032-3,

http://www.icestconf.org/wp-content/uploads/2016/proceedings/icest_2011_02.pdf

h14) Bojan Jovanović, Milun Jevtić, **Sandra Došić**, Using altera DE1 development board for educational purposes, UNITECH'11 Gabrovo, Proceedings Vol. I, pp. I-258 – I-261, Bulgaria, 18-19 November 2011, ISSN 1313-230X.

h15) **Sandra Došić**, Milun Jevtić, Energy efficiency and fault tolerance analysis of hard real-time systems, Proceedings of 4th Small Systems Simulation Symposium 2012, pp 101-105, Niš, Serbia, February 12-14, 2012, ISBN 978-86-6125-059-0, <http://jds.elfak.ni.ac.rs/ssss2012/proceedingsAndPublication/proceedings%20files/separate%20chapters/19%20-%20Energy%20efficiency%20and%20fault%20tolerance%20analysis%20of%20hard%20real-time%20systems.pdf>

h16) **Sandra Djosic**, Milun Jevtic, Dynamic voltage scaling for real-time systems under fault tolerance constraints, Proceedings of the 28th International Conference on Microelectronics-MIEL 2012, pp. 375-378, Niš, Serbia, May 13-16, 2012, ISBN: 9781467302371, <https://doi.org/10.1109/MIEL.2012.6222878>

h17) **Sandra Djosic**, Milun Jevtic, Milunka Damnjanovic, Power consumption analysis of fault tolerant real-time systems, ICEST 2012, XLVII International Scientific Conference of Information, Communication and Energy Systems and Technologies, Proceedings of Papers, vol. 1, pp. 163- 166, Veliko Trnovo, Bulgaria, June 28 - 30, 2012, ISBN: 978-619-167-002-4, http://rcvt.tu-sofia.bg/ICEST2012_1_43.pdf

h18) Igor Stojanovic, Milica Jovanovic, **Sandra Djosic**, Goran Djordjevic, Improved deflection routing method for bufferless networks-on-chip, ICEST 2014, XLIX International Scientific Conference of Information, Communication and Energy Systems and Technologies, Proceedings of Papers, vol. 1, pp. 91-94, Serbia, Niš, June 25 - 27, 2014, ISBN:978-86-6125-108-5, https://www.researchgate.net/publication/282075483_Improved_deflection_routing_method_for_bufferless_networks-on-chip

h19) Milica Jovanovic, Igor Stojanovic, **Sandra Došić**, Goran Lj. Djordjevic, Contention Resolution using Signal Tones for Wireless Sensor Networks, 52nd International Scientific Conference of Information, Communication and Energy Systems and Technologies, ICEST 2017, pp. 25 - 28, Nis, Serbia, 28. - 30. Jun, 2017, ISSN: 2603-3259, ISBN: 978-86-6125-031-6, https://www.researchgate.net/publication/339270875_Contention_Resolution_using_Signal_Tones_for_Wireless_Sensor_Networks

h20) Igor Stojanovic, Milica Jovanovic, **Sandra Došić**, Goran Lj. Djordjevic, Optimized port allocation algorithm for deflection router with minimal buffering, 52nd International Scientific Conference of Information, Communication and Energy Systems and Technologies, ICEST 2017, pp. 182 - 185, Nis, Serbia, 28. - 30. Jun, 2017 ISSN: 2603-3259,

ISBN:978-86-6125-031-6,

https://www.researchgate.net/publication/339325738_Optimized_port_allocation_algorithm_for_deflection_router_with_minimal_buffering

h21) Miljana Milić, **Sandra Đošić**, Miloš Ljubenović, Duško Lukač, Development of Arduino Based Thermal Inspection System for Hot Spots Detection in Power Lines, Proceedings of the Small Systems Simulation Symposium, February 12-14, Faculty of Electronic Engineering, Niš, Serbia, pp 101-106, 2018, ISBN: 978-86-6125-199-3, https://www.researchgate.net/publication/323127440_Development_of_Arduino_Based_Thermal_Inspection_System_for_Hot_Spots_Detection_in_Power_Lines

h22) Miljana Milić, Miloš Ljubenović, **Sandra Đošić**, Duško Lukač, Aging Aware HDL Modelling of Delays in Logic Gates, ETRAN, Proceedings of Papers – 5th International Conference on Electrical, Electronic and Computing Engineering, IcETRAN, Palić, Serbia, June 11 – 14, 2018, ISBN: 978-86-7466-752-1, https://www.researchgate.net/publication/326440689_Aging_aware_HDL_modelling_of_delays_in_logic_gates

h23) Miloš Ljubenović, **Sandra Đošić**, Miljana Milić, Dynamic Task Scheduling using a Timed Actions Method Implemented on Arduino Platform, ETRAN, Proceedings of Papers – 5th International Conference on Electrical, Electronic and Computing Engineering, IcETRAN, Palić, Serbia, June 11 – 14, 2018, ISBN: 978-86-7466-752-1, https://www.researchgate.net/publication/326440605_Dynamic_Task_Scheduling_using_a_Timed_Actions_Method_Implemented_on_Arduino_Platform

h24) M. Jovanović, **S. Đosić**, I. Stojanovic, Analysis of Ultra Wideband Localization Techniques, Proceedings of XIV International SAUM Conference, SAUM 2018, pp. 138-141, Nis, Serbia, November 2018, ISBN: 978-86-6125-205-1, https://www.researchgate.net/publication/339325814_Analysis_of_Ultra_Wideband_Localization_Techniques

h25) Milica Jovanovic, Igor Stojanovic, **Sandra Djosic**, Goran Lj. Djordjevic, MAC-layer Protocol for UWB-Based Single-Tag Indoor Localization System, 54th International Scientific Conference on Information, Communication and Energy Systems and Technologies (ICEST 2019), Proceedings of Papers, vol. 1, pp. 39-42, Ohrid, North Macedonia, June 27-29, 2019, ISSN: 2603-3267, https://www.researchgate.net/publication/339270612_MAC-layer_Protocol_for_UWB-Based_Single-Tag_Indoor_Localization_System

е) М63 - Рад саопштен на скупу националног значаја штампан у целини

пре избора у звање ванредни професор

e1) **Сандра Бранков**, Милун Јевтић, „Алгоритми планера ХПТС-а са толерисањем грешке”, Зборник радова 46. конференције ЕТРАН, свека 1, пп. И.70-И.73, Бања Врућица, јуни 2002, ИСБН 86-80509-41-8

- е2) **Сандра Бранков**, Милун Јевтић, Избор алгоритама временског планирања извршавања задатака у системима за управљање и надзор индустријских процеса, Зборник радова 4. симпозијума индустријске електронике ИНДЕЛ, пп. 250-254, Бања Лука, новембар 2002.
- е3) **Сандра Бранков**, Драгиша Крстић, „Подешавање фреквенције ринг осцилатора помоћу транскондуктансе и додатне капацитивности”, Зборник радова 10. телекомуникационог форума ТЕЛФОР, пп. 617-619, Београд, новембар 2002.
- е4) **Сандра Бранков**, Милун Јевтић, Реализација модула за надзор реал-тима процеса у ВХДЛ-у, Зборник радова 47. конференције за ЕТРАН, свека 1, пп. 80-83, Херцег Нови, јуни 2003, ИСБН 86-80509-45-0
- е5) Милун Јевтић, Борисав Јовановић, **Сандра Бранков**, Управљачка јединица система на чипу за регистровање потрошње електричне енергије, Зборник радова 48. конференције за ЕТРАН, свека 1, пп. 75-78, Чачак, јуни 2004, ИСБН 86-80509-49-3
- е6) **Сандра Ђошић**, Милун Јевтић, Планирање задатака у систему за рад у реалном времену са редундансом у времену за превазилажење отказа, Зборник радова 5. симпозијума индустријске електронике ИНДЕЛ, пп. 146-149, Бања Лука, новембар 2004, ИСБН 86-7122-014-1
- е7) Борисав Јовановић, Милун Јевтић, **Сандра Ђошић**, Миљана Соколовић, Пројектовање БИСТ логике у ДСП блоку интегрисаног мерача потрошње електричне енергије, Зборник радова 5. симпозијума индустријске електронике ИНДЕЛ, пп. 120-125, Бања Лука, новембар 2004, ИСБН 86-7122-014-1
- е8) **Сандра Ђошић**, Милун Јевтић, Опис планера РТС-а УМЛ-ом, Зборник радова 13. симпозијума о рачунарским наукама и информационим технологијама УУ ИНФО 2007, Копаоник, март 2007.
- е9) Милун Јевтић, **Сандра Ђошић**, Бојан Јовановић, Програмабилни систем за енергетски ефикасно управљање системом индивидуалног грејања у домаћинствима, Зборник радова 52. конференције за ЕТРАН, ЕЛ 4.1-1-4, Палић, јуни 2008, ИСБН 978-86-80509-63-1
- е10) Милун Јевтић, Бојан Јовановић, **Сандра Бранков**, Марко Цветковић, Једна реализација детектора кvara у управљачким системима робота, ИНФОТЕХ-ЈАХОРИНА, Вол. 8, Реф. Е1-7, п. 814-818, Марцх 2009, ИССН: 99938-624-2-8
- е11) **Сандра Ђошић**, Милун Јевтић, Милунка Дамњановић, Једна реализација индустријске етернет комуникације са толеранцијом пролазних отказа, ИНФОТЕХ-ЈАХОРИНА, Вол. 9, Реф. Б-2-3, п. 185-188, Март 2010, ИСБН-99938-624-2-8
- е12) **Сандра Ђошић**, Милун Јевтић, Анализа и приказ временског следа догађаја у РТС-у са РМ алгоритмом планирања“ ЕТРАН 2010, Зборник радова 54. конференције за ЕТРАН, ЕЛ 4.3-1-4, Доњи Милановац, 07-11 јун 2010, ИСБН 978-86-80509-65-5

e13) **Сандра Ђошић**, Милун Јевтић, Могућности превазилажења пролазних отказа код РТС-а са редундансом у времену, ЕТРАН 2011, Зборник радова 55. конференције за ЕТРАН, ЕЛ 2.1-1-4, Бања Врућица, 6-9. јуна 2011, ИСБН 978-86-80509-66-2

e14) **Сандра Ђошић**, Милун Јевтић, Повећање енергетске ефикасности РТС-а са редундансом у времену за превазилажење отказа, ЕТРАН 2012, Зборник радова 56. конференције за ЕТРАН, ЕЛ 2.1-1-4, Златибор, 11-14. јуна 2012, ИСБН 978-86-80509-67-9

ж) М71 - Одбрањена докторска дисертација

ж1) **Сандра Ђошић**, „Толерисање грешака и енергетска ефикасност код система за рад у реалном времену са временском редундансом“, докторска дисертација, Електронски факултет, Универзитет у Нишу, Јун 2015.

з) М72 - Одбрањен магистарски рад

з1) **Сандра Ђошић**, „Пројектовање система за рад у реалном времену са *on-line* надзором процеса и редундансом у времену“, магистарска теза, Електронски факултет, Универзитет у Нишу, Септембер 2006.

и) М85 – Техничка решења

пре избора у звање ванредни професор

и1) Милун Јевтић, **Сандра Ђошић**, Стеван Маринковић, Наменски управљачки систем базиран на ADSPBF533 500 MHz Blackfin® процесору и μ CLINUX-у, Техничко решење, Електронски факултет Ниш, 2010.
http://starisajt.elfak.ni.ac.rs/phptest/new/html/nauka/tehnicka_resenja/resenja/0419.html

ј) М83 – Техничка решења

пре избора у звање ванредни професор

ј1) Милун Јевтић, **Сандра Ђошић**, Марко Цветковић, Уређај за програмабилно и даљунско управљање система индивидуалног топловодног грејања, Техничко решење, Електронски факултет Ниш, 2010.
http://starisajt.elfak.ni.ac.rs/phptest/new/html/nauka/tehnicka_resenja/resenja/0429.html

к) Уџбеници

након избора у звање ванредни професор

к1) проф. др Горан Љ. Ђорђевић, проф. др **Сандра Ђошић**, доц. др Милица Јовановић, "Дигитална електроника" Електронски факултет, Едиција: Основни уџбеници, 2025, ISBN 978-86-6125-294-5

пре избора у звање ванредни професор

к2) проф. др Татјана Николић, др Горан Николића, доц. др **Сандра Ђошић**, "Практикум лабораторијских вежби из рачунарских мрежа" Електронски факултет, Едиција: Помоћни уџбеници, 2021, ISBN 978-86-6125-234-1

2.3. Мишљење о објављеним радовима

У наставку дајемо анализу радова публикованих након избора у зање ванредни професор. Анализом приложених радова дошли смо до следећих закључака.

Последњих година др Сандра Ђошић усмерила је истраживања ка проблемима хардверске акцелерације алгоритама машинског учења, са посебним нагласком на алгоритам k -најближих суседа (*k-Nearest Neighbors*, kNN). Овај алгоритам, иако једноставан по концепту, захтева значајне ресурсе за израчунавање растојања и сортирање великих скупова података, што га чини изазовним за примену у системима са ограниченим хардверским капацитетима. FPGA платформе, као флексибилна решења за паралелну обраду, пружају могућност да се kNN алгоритам убрза и прилагоди специфичним ограничењима, али захтевају пажљиво осмишљене архитектурне компромисе. Радови из 2024. и 2025. године представљају континуирану линију истраживања која настоји да обезбеди оптималан баланс између перформанси, потрошње ресурса и енергетске ефикасности, са циљем да се алгоритми машинског учења учине применљивим у апликацијама као што су IoT системи, паметни сензори и ембедед уређаји.

У раду 62) аутори су се фокусирали на проблем имплементације kNN алгоритма у условима ограничених FPGA ресурса. У овом раду аутори су предложили хардверски kNN акцелератор који оптимизује коришћење ресурса применом секвенцијалних, односно акумулационих израчунавања растојања уместо класичних паралелних или *pipeline* решења. Архитектура укључује две кључне алгоритамске оптимизације: динамичко доње ограничење које омогућава рани прекид израчунавања растојања и *online* селекцију елемената која максимизује раст парцијалног растојања по итерацији. Перформансе акцелератора додатно су унапређене применом више оптимизованих секвенцијалних јединица за израчунавање растојања, од којих је свака посвећена сегменту скупа података за обуку. Експерименти су показали да је предложени приступ скалабилан и применљив на различитим хардверским платформама и ограничењима ресурса: *single-core* kNN акцелератор на AMD Zynq уређају заузима свега 5% FPGA ресурса уз убрзање од 3–5 пута у односу на софтверску имплементацију на ARM A9 процесору, док *8-core* акцелератор користи око 30% ресурса и постиже убрзање од 25–35 пута. Ови резултати потврђују да предложени kNN хардверски акцелератор ефикасно балансира перформансе, хардверску ефикасност и флексибилност, нудећи скалабилно решење за побољшање извршавања kNN алгоритма у FPGA окружењима са ограниченим ресурсима.

Рад 61) бави се истраживањем дизајна и имплементације високопропусног *pipeline* акцелератора за kNN алгоритме, оптимизоване за SoC FPGA платформе. Полазна мотивација је била да се превазиђе изузетна рачунска захтевност израчунавања растојања у kNN класификацији, па је предложен нови приступ који комбинује алгоритамске и архитектурне оптимизације. Централни елемент дизајна је механизам раног прекидања (*early termination*) који смањује сувишне операције тако што зауставља израчунавање растојања када оно пређе тренутни kNN радијус. Овај механизам је унапређен техникама за процену иницијалних растојања и оптимизацију итеративних

израчунавања. Експериментални резултати на AMD Zynq-7010 SoC FPGA платформи показали су значајна побољшања пропусности: предложени дизајн постиже до четири пута веће убрзање у односу на базну *kNN pipeline* архитектуру, уз задржавање ниске потрошње ресурса. Закључак истраживања је да предложена архитектура не само да повећава брзину обраде и енергетску ефикасност, већ и обезбеђује бољу скалабилност у односу на претходне имплементације. На тај начин, рад из 2025. године представља логичан наставак и надоградњу резултата из 2024, усмеравајући област ка практичним решењима која омогућавају примену алгоритама машинског учења у реалновременским уграђеним системима са ограниченим ресурсима, уз истовремено задржавање високе ефикасности и поузданости.

Имплементација оптимизованог *kNN* алгорита на SoC FPGA платформама коришћењем *High-Level Synthesis* (HLS) у C/C++ окружењу представљена је у раду д2). Предложен је параметризовани *multi-core* акцелератор који подржава две варијанте – *Partial Distance SUM* (PDS) и *Dynamic Lower Bound* (DLB) – са циљем да се смањи број итерација у израчунавању растојања и постигне боља ефикасност. Акцелератор је реализован као AXI-Lite IP језгра на AMD Zynq уређају и показао значајна убрзања у односу на софтверску имплементацију: до $14.57\times$ за DLB и $12.83\times$ за PDS у конфигурацији са осам језгара. DLB варијанта је бржа за 19–30% у односу на PDS, али уз нешто већу потрошњу ресурса (16–29%). Резултати потврђују да предложени HLS-базирани акцелератор обезбеђује скалабилно и ефикасно решење код системима са ограниченим ресурсима.

У раду ђ4) је представљен хардверски акцелератор за *kNN* алгоритам, са циљем да се убрза процес машинског учења који је иначе веома рачунски захтеван. Аутори истичу да употреба FPGA платформи може значајно растеретити процесор и побољшати имплементацију класификационих алгоритама у реалном времену. Имплементација акцелератора на FPGA потврдила је његову функционалност, а резултати експеримената за различите вредности параметара показали су да величина акцелератора није значајно погођена избором параметара, што омогућава њихово прилагођавање захтевима конкретних апликација.

У претходном периоду кандидат др Сандра Ђошић бавила се и проблемима везаним за примену *Ultra-wideband* (UWB) технологије за локализацију, која се одликује високом прецизношћу, ниском потрошњом и добром отпорношћу на препреке. Посебан акценат стављен је на примену у *geofencing*-у, односно креирању виртуелних граница за надзор. У раду д1) аутори су предложили нови приступ заснован на једнокласној класификацији (*one-class classification*, OCC). Предложени метод комбинује технике *fingerprinting*-а и трилатерације, и функционише у две фазе: *offline* фаза служи за креирање референтне базе *fingerprint*-а, док *online* фаза омогућава класификацију локације мобилног *tag*-а у реалном времену. Експериментална валидација у контролисаном унутрашњем окружењу показала је да предложени метод постиже преко 99% тачности унутар дефинисаног подручја и значајно смањује грешке класификације у граничним зонама. Предложени приступ пружа поуздано и ефикасно решење за UWB *geofencing* апликације.

У раду њ1) представљен је свеобухватан преглед UWB локализационих система прилагођених сложеним унутрашњим окружењима. Аутори анализирају кључне методе процене локације и истичу предности UWB технологије у постизању високе прецизности позиционирања, уз ниску потрошњу енергије и поузданост у условима са бројним препрекама. Посебна пажња посвећена је решењима заснованим на *fingerprinting* локализацији јер ови приступи омогућавају високу тачност позиционирања уз минималан број чворова и смањен напор у креирању *fingerprint* базе. Рад показује да предложене методе значајно побољшавају применљивост UWB локализације у комплексним унутрашњим просторима, чиме се отварају могућности за њену употребу у системима надзора, управљања ресурсима и паметним зградама.

Проблем *fingerprinting* локализације је и тема рада њ5). Аутори су анализирали тачност за пет различитих алгоритама машинског учења, са циљем да се утврди који од њих даје најбоље резултате у контексту унутрашње локализације. Резултати показују да избор алгорита значајно утиче на прецизност процене положаја, као и на број погрешних класификација у граничним зонама. На тај начин, рад доприноси бољем разумевању примене машинског учења у локализационим системима и пружа смернице за избор најпогоднијег алгорита у зависности од захтева конкретне апликације.

У раду њ7) је представљен преглед постојећих технологија и техника за унутрашњу локализацију, области која је у последњих неколико година добила велики значај због развоја апликација и услуга заснованих на локацији. За разлику од спољашње локализације, унутрашња локализација захтева много већу прецизност и суочава се са бројним изазовима, као што су дисперзија сигнала и рефлексije од препрека. Рад систематизује бројна решења која су предложена у овој области истраживања, пружајући јасан преглед тренутног стања и смерница за даљи развој.

Проблем унутрашње локализације је и тема рада њ8). Као технологија која омогућава високу прецизност позиционирања, примењена је UWB технологија, док је за процену положаја коришћена *fingerprinting* метода. У истраживању су примењени алгоритми машинског учења – *kNN*, *Support Vector Machine (SVM)* и *Decision Tree* – а анализирана је њихова класификациона тачност у зависности од густине отисака и броја чворова. Закључак рада је да комбинација UWB технологије и машинског учења представља поуздано решење за унутрашњу локализацију, а добијени резултати пружају смернице за оптималан избор алгорита и конфигурације система у зависности од захтева конкретне апликације.

Кандидат се током претходног периода бавио проблемима верификације тачности параметризованих експоненцијалних функција у ембед системима. То је била и тема рада њ2) где је представљен нови метод за проверу тачности параметризованих експоненцијалних функција. Аутори користе логичке импликације, са посебним нагласком на XOR операције, како би испитали ефикасност детекције грешака у овим функцијама. Експериментални резултати показују да логичке импликације могу бити користан механизам за побољшање тачности и поузданости параметризованих експоненцијалних функција у ембед системима, што отвара

могућности за њихову примену у критичним апликацијама где је потребна висока поузданост.

У раду ђ3) је разматран један од кључних изазова у пројектовању дигиталних система – детекција и корекција грешака. Аутори су предложили употребу логичких импликација као основе за *online* детекцију грешака у логичким колима, са циљем да се постигне ефикасна детекција уз минималне хардверске захтеве. За разлику од традиционалних метода које се ослањају на кодове за исправљање грешака и редундантност, овај приступ анализира логичке односе између улазних и излазних сигнала, омогућавајући предиктивну детекцију без значајних измена у архитектури кола. У раду су анализиране главне методе и изазови у примени импликација за детекцију грешака, као и тренутно стање истраживања у овој области. Посебно су истакнуте практичне апликације где овај приступ може допринети повећању поузданости дигиталних система уз минималне хардверске ресурсе.

Преглед различитих техника толеранције на хардверске грешке, које имају за циљ да повећају поузданост дигиталних система дат је раду ђ6). Аутори анализирају три основна облика хардверске редундантности – пасивну, активну и хибридную – уз навођење њихових предности и недостатака. Поред систематичне анализе, рад даје и препоруке за избор оптималне технике у складу са специфичним захтевима система, узимајући у обзир критеријуме као што су цена, сложеност имплементације и ниво поузданости. На тај начин, истраживање доприноси бољем разумевању могућности примене различитих стратегија толеранције на грешке у савременим дигиталним системима.

2.4. Учешће у реализацији научно-истраживачких пројеката

2002-2004. „Развој уређаја и система за мерење и управљање потрошњом електричне енергије у индустрији“ - Министарство за науку и технологије Републике Србије ИТ.1.01.0076.Б.

2002-2004. „Управљачко надзорни систем за рад у реалном времену“ - Министарство за науку и технологије Републике Србије ИТ. 1.05.0077А.

2005-2007. „Мобилна аутоматизована платформа за откривање и просторно мапирање дејства јонизујућих извора зрачења“ – Министарство за науку и заштиту животне средине Републике Србије ТР-6135Б.

2006-2008. „Развој система и уређаја за повећање енергетске ефикасности у домаћинствима“ - Министарство за науку и заштиту животне средине Републике Србије ЕЕ-253002Б.

2008-2011. „Развој технологија пројектовања и управљања мобилним роботима за безбедно кретање у неуређеној и променљивој средини“ - Министарство науке Републике Србије ЕТ11029.

2011-2019 „Развој и интеграција технологија пројектовања интелигентног мехатроничког интерфејса за примену у медицини (ХУМАНИСМ)“ - Министарство науке Републике Србије, ИИИ-44004.

2011-2019 „Концепт одрживог снабдевања енергијом насеља са енергетски ефикасним објектима“ - Министарство науке Републике Србије, ТР-33051 (руководилац пројекта од 2018).

Учешће у научно-истраживачком раду по уговорима реализацији и финансирању научно-истраживачког рада НИО у:

- 2020. години, Евиденциони број: 451-03-68/2020-14/ 200102,
- 2021. години, Евиденциони број: 451-03-9/2021-14/ 200102,
- 2022. години, Евиденциони број: 451-03-68/2022-14/ 200102,
- 2023. години, Евиденциони број: 451-03-47/2023-01/200102,
- 2024. години, Евиденциони број: 451-03-66/2024-03/ 200102,
- 2025. години, Евиденциони број: 451-03-137/2025-03/ 200102,
- 2026. години, Евиденциони број: 451-03-34/2026-03/ 200102.

2.5. Наставно – педагошка активност

Кандидат др Сандра Ђошић је до избора у звање доцент била ангажована на извођењу рачунских и лабораторијских вежби из следећих предмета: *Дигитална електроника, Системи за управљање и надзор у индустрији, Пројектовање електронских система, Објектно орјентисане технике пројектовања система, Дигитални процесни системи, Процесни микрорачунарска система, Електроника 2, Дигитална интегрисана кола, Дигитална електронска кола.*

Од избора у звање доцент, ангажована је на извођењу наставе из предмета: *Микропроцесорска техника, Дигитална електроника, Системи за управљање и надзор у индустрији, Објектно орјентисане технике пројектовања система, Пројектовање ембедед система, Дигитални системи, Микропроцесорска техника, Електронска кола и ембедед системи, Бежичне мреже и уређаји, Дистрибуирани ембедед системи.*

Осим успешног извођења наставе и консултација у оквиру наведених предмета, кандидат је коаутор основног уџбеника *Дигитална електроника* и помоћног уџбеника *Практикума лабораторијских вежби из рачунарска мрежа* за студенте Електронског факултета у Нишу.

У оквиру процеса извођења наставе учествовала је у развијању наставних садржаја и припреми наставног материјала (електронске верзије скрипти и практикума за рачунске и/или лабораторијске вежбе) за већину предмета. Наставни рад кандидата увек је добијао највише оцене студената, при чему треба посебно истаћи спремност да помогне студентима у процесу савлађивања материје, посебно у оквиру консултативног рада.

У свом досадашњем раду активно је узимала учешће у манифестацијама које су на Електронском факултету у Нишу организоване у сврху промоције науке и технике („Open Day“ и фестивал „Наук није баук“).

2.6. Остварени резултати у развоју научно наставног подмлатка на факултету

Кандидат др Сандра Ђошић била је члан комисије за оцену и одбрану докторске дисертације „Интегрална платформа за управљање енергетским токовима „прозјумера“ на бази мултикритеријумског оптимизационог модела“ кандидата Андрије Петрушића, одбрањене 7.7.2026. године на Електронском факултету у Нишу (одлука НСВ број 820-01-3/26-21 од 10.03.2026.).

Кандидат др Сандра Ђошић била је и члан комисије за оцену и одбрану докторске дисертације „Побољшање перформанси мрежа на чипу заснованих на дефлекционом рутираљу“ кандидата Игора Стојановића, одбрањене 2019. године на Електронском факултету у Нишу (одлука НСВ број 8/20-01-003/19-009 од 01.4.2019.).

Такође, је била и члан комисије за одбрану већег броја дипломских и завршних радова на модулу Електроника, као и мастер радова са студијског програма Електроника и микросистеми.

2.7. Допринос академској и широј заједници

У протеклом периоду кандидат др Сандра Ђошић дала је свој допринос академској и широј заједници по више основа из члана 4. Ближих критеријума за избор у звања наставника.

1. учешће у раду тела факултета и универзитета;

- Члан Комисије за наставу за основне академске студије (одлука бр. 07/01-012/24-005 од 31.10.2024.)

- Члан Комисије за попис основних средстава, ситног инвентара и потршног материјала (одлука бр. 04/09-008/23 од 12.04.2023.)

- Члан Комисије за вредновање студијских програма на докторским академским студијама (одлука бр. 01/02-046/22-001 од 31.08.2022.)

- Члан комисије за издавачку делатност Електронског факултета у Нишу (одлука бр. 07/01-002/19-018 од 08.11.2018.)

- Члан комисије о мобилности студената и академском признавању периода мобилности на студијском програму мастер академских студија Електроника и микросистеми Електронског факултета у Нишу (одлука бр. 01/02-020/21-001 од 01.09.2021.)

- Члан комисије за спровођење полагања испита студената који су Електронски факултет у Нишу уписали пре акредитованог студијског програма из 2008. године (одлука бр. 01/02-027/18-001 од 11.07.2018.)

2. руковођење активностима на факултету

- Координатор научноистраживачког рада (решење број 01/03-009/26-039 од 11.2.2026.)

3. успешно извршавање задужења везаних за наставу, менторство, професионалне активности намењене као допринос локалној или широј заједници;

- Члан комисија за оцену и одбрану докторске дисертације (одлука НСВ број 820-01-3/26-21 од 10.03.2026.)

- Члан комисије за одбрану већег броја мастер радова са студијског програма Електроника и микросистеми, као и дипломских и завршних радова на модулу Електроника

- Члан већег броја Комисија за писање извештаја о пријављеним учесницима конкурса за избор сарадника и наставника за ужу научну област Електроника

4. рецензирање радова и оцењивање радова и пројеката;

- Рецензент радова за међународне часописе: Expert Systems With Applications (ISSN: 0957-4174), Sustainable Computing, Informatics and Systems (ISSN: 2210-5379), Journal of Circuits, Systems and Computers (ISSN: 1793-6454), Facta Universitatis, серија: Electronics and Energetics (ISSN: 0353-3670), Computer Networks (ISSN: 1389-1286)

- Рецензент радова за конференције: ETRAN, IcETRAN, ICEST, SSSS, DTIS, IEEEESTEC.

5. учешће на локалним, регионалним, националним или интернационалним уметничким манифестацијама, конференцијама и скуповима

- Учешће на већем броју међународних и домаћих конференција: International Conference on Applied Electromagnetics - PES, International Conference on Electrical, Electronic and Computing Engineering - IcETRAN, International Conference on Microelectronics-MIEL, International Scientific Conference UNITECH, Conference on Information, Communication and Energy Systems and Technologies - ICEST, Small Systems Simulation Symposium - SSSS, International Symposium on Industrial Electronics and Applications – INDEL, International Conference on Advanced Technologies, Systems and Services in Telecommunications – TELSIKS, International Conference on Systems, Automatic Control and Measurements - SAUM

3. МИШЉЕЊЕ О ИСПУЊЕНОСТИ УСЛОВА ЗА ИЗБОР

Увидом у конкурсни материјал, Комисија констатује да кандидат др Сандра Ђошић испуњава све критеријуме предвиђене Законом о високом образовању Републике Србије и Ближим критеријумима за избор у звање наставника Универзитета у Нишу за избор у звање редовни професор за ужу научну област Електроника.

Др Сандра Ђошић успешно учествује у реализацији наставе и развоју научног подмлатка на Електронском факултету у Нишу. Од избора у претходно звање има 2 рада који су објављени у часопису који издаје Универзитет у Нишу (од тога 1 као првопотписани аутор) и 2 рада објављених у категоријама М22 као првопотписани аутор. Такође, од избора у претходно звање има 8 радова саопштених на међународним скуповима. Објавила је и основни уџбеник из области за коју се бира. Учествовала је у

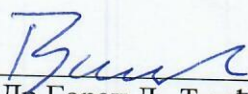
већем броју научно-истраживачких пројеката. Остварила је већи број елемената доприноса академској и широј заједници дефинисаних Ближим критеријумима за избор у звања наставника.

4. ПРЕДЛОГ ЗА ИЗБОР КАНДИДАТА

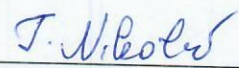
Сагледавајући свеобухватни рад кандидата, Комисија са задовољством предлаже Изборном већу Електронског факултета у Нишу да **др Сандра Ђошић** буде изабрана у звање **редовни професор** за ужу научну област Електроника на Електронском факултету Универзитета у Нишу.

У Нишу, 11. 09. 2026. год.

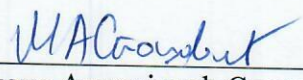
Чланови комисије:


Др Горан Љ. Ђорђевић

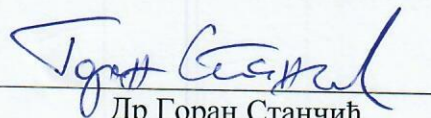
редовни професор Електронског факултета у Нишу


Др Татјана Николић

редовни професор Електронског факултета у Нишу


Др Миона Андрејевић Стошовић

редовни професор Електронског факултета у Нишу


Др Горан Станчић

редовни професор Електронског факултета у Нишу


Др Иван Мезеи

редовни професор Факултета техничких наука у Новом Саду