

Спецификација предмета за књигу предмета

Студијски програм		Електротехника и рачунарство		
Изборно подручје (модул)		Заједнички		
Врста и ниво студија		Докторске студије		
Назив предмета		Пројектовање система на чипу		
Наставник (за предавања)		Милић Љ. Миљана		
Наставник/сарадник (за вежбе)				
Наставник/сарадник (за ДОН)				
Број ЕСПБ		10	Статус предмета (обавезни/изборни)	Изборни
Услов				
Циљ предмета		Оспособљавање студената за пројектовање интегрисаних кола на нивоу система на чипу уз употребу стандардних алата за пројектовање.		
Исход предмета		Пројектант компетентан да самостално пројектује систем на чипу са детаљним познавањем проблема који карактеришу пројектовање система на чипу. Пројектант стиче знања да практично самостално примењује један од индустријских стандарда за пројектовање.		
Садржај предмета				
Теоријска настава		Класификација електронских система. Спецификација система на чипу. Токови података у систему на чипу. Интегритет сигнала уз систему на чипу. Ефекти дугих веза. Примена различитих методологија пројектовања на једном чипу. Хијерархијски нови пројектовања. Примена IP блокова. Функционална верификација пројекта. Физичка верификација и анализа.		
Практична настава (вежбе, ДОН, студијски истраживачки рад)		Предавања и јавна одбрана студентских научних истраживања.		
Литература				
1		Докић, Б., Интегрисана кола, ЕТФ Бања Лука, 1999.		
2		Baker, R. J. CMOS Mixed-Signal Design, IEEE Press, Piscataway, NJ, USA, 1988.		
3		Wolf, W, Modern VLSI Design: System-on-Chip Design, Prentice Hall, N.Y. USA, 2006.		
4				
5				
Број часова активне наставе недељно током семестра/триместра/године				
Предавања	Вежбе	ДОН	Студијски истраживачки рад	Остали часови
3	0	0	0	0
Методѐ извођења наставе		Презентације на одређене теме, семинари и пројекти		
Оцена знања (максимални број поена 100)				
Предиспитне обавезе	поена	Завршни испит		поена
активност у току предавања		писмени испит		
практична настава		усмени испит		50
колоквијуми				
семинари	50			